# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

04-025767

(43) Date of publication of application: 29.01.1992

(51)Int.Cl.	G01R 17/12
	G01L 1/18
	G01L 1/22
	G01L 9/00
	G01L 19/04

(21)Application number: 02-130844 (71)Applicant: NIPPONDENSO CO LTD

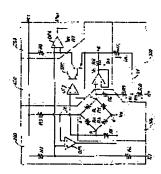
(22)Date of filing: 21.05.1990 (72)Inventor: OKADA HIROSHI

# (54) TEMPERATURE CHARACTERISTIC COMPENSATION DEVICE FOR SEMICONDUCTOR DEVICE

# (57)Abstract:

PURPOSE: To perform compensation without using any temperature sensor and to facilitate adjusting operation by providing three resistors among three terminals to which voltages signals of different temperature characteristics including zero are applied.

CONSTITUTION: In a constant current circuit 200, a bridge circuit 100 which is supplied with a constant current transduces pressure into an electric signal by utilizing piezoelec tric effect and a correcting circuit 300 generates a temperature correction signal for temperature compensation. An adding circuit 400 adds the pressure signal of the circuit 100 to the temperature correction signal of the circuit 300 to compensate the tempera ture characteristic of the pressure signal from the circuit 100 and an amplifying circuit 500 amplifies and output the signal. At this time, one—terminal



sides of the resistors R9 – R11 in the circuit 300 are connected to a terminal (d) where the voltage having the largest temperature characteristic is applied, the ground of 0 potential with the least temperature characteristics, and the resistance terminal of the circuit 400 where a voltage with an intermediate temperature characteristic is applied. For the purpose, the resistor R9 or R10 is trimmed to enable and facilitate the adjusting operation for the temperature characteristic of a temperature characteristic compensating current flowing to the resistance 11.

# LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2000 Japanese Patent Office

3-0164-TM



物時方 2976487号

⑩日本国特許庁(JP)

⑩特許出願公開

# 母公開特許公報(A) 平4-25767

倒Int.CI.<sup>5</sup> 織別記号 庁内設理番号 G 01 H 17/12 A 6723-2 C G 01 L 1/18 8803-2 F 1/22 B 8803-2 F 9/00 E 9009-2 F 18/04 9009-2 F

❸公開 平成 4 年(1992) 1 月29日

審査請求 未請求 請求項の数 1 (全5頁)

**9**発明の名称 半導体装置の温度特性補正装置

弁理士 足立

劉特 頤 平2−130844

②出 顔 平2(1990)5月21日

©発明者 岡 田 寛 ②出 顕 人 日本電装株式会社 愛知県刈谷市昭和町1丁目1番地 日本電装株式会社内

愛知県刈谷市昭和町1丁目1番地

·

#### 明細色

# 1 発明の名称

四代 理 人

半導体装置の温度特性補正装置

#### 2 特許講求の範囲

周园温度に応じて出力特性が変化する半導体装置の温度特性補正装置であって.

学を含む3種の異なる温度特性を有する電圧信号が印加された3つの磁子と、

該3つの端子のうち、濃度特性が最も大きい電圧信号が印加された端子と、温度特性が最も小さい電圧信号が印加された端子との間に直列接続され、トリミングにより抵抗値を調整可能な2つの抵抗器と、

上記3つの端子のうち、温度特性が中間の電圧 信号が印加された端子と、上記直列接続された2 つの抵抗体の接続点との間に接続され、少なくと も上記2つの抵抗器の抵抗値に対して所定倍大き い固定抵抗体と、

該固定抵抗体に流れる電流に基づき半導体装置 からの出力信号を額正する舗正手段と、 を僻えたことを特徴とする半導体装置の温度特性構正装置。

# 3 発明の詳細な説明

# [産業上の利用分野]

本発明は、半導体装置から出力される信号の温度特性を補正する半導体装置の温度特性補正装置 に関する。

#### 「従来の技術)

半導体圧力センサ祭、半導体第子を利用した装置では、半導体固有の温度特性により出力信号が周囲温度によって変化するため、その出力信号の温度特性を補正する必要があり、一般には、サーミスタ等の温度センサを用いて周回温度を検出し、その検出結果に基づき半導体装置の出力信号を補正することが行われている。また温度センサを用いることなく温度補償を行うために、例えば特公昭62-55629号公報に記載の如く、半導体装置に温度補償用の抵抗器を設けることも提案されている。

[発明が解決しようとする課題]

-467-

特留平4-25767(2)

このように半導体装置の温度特性を抵抗器を用 いて編正するようにした場合、温度センサが不要 となり、回路構成を簡素化することができるが、 上記憶変の装置では、半導体装置の温度特性に応 じて温度補償用抵抗の取り付け位置を変更しなけ ればならず、補正回路の調整作業が繁雜になると いった問題があった。

そこで本発明は、半導体装置の温度特性を温度 センサを使用することなく補正でき、しかもその 調整作業を簡単に行うことのできる温度特性補正 装置を提供することを目的としてなされた。

### [課題を解決するための手段]

助ち上記目的を達するためになされた本発明は、 周囲温度に応じて出力特性が変化する半導体装 置の温度特性補正装置であって、

零を含む大中小3種の異なる温度特性を有する 電圧信号が印加された3つの端子と、

該3つの端子のうち、温度特性が最も大きい智 圧信号が印加された端子と、温度特性が最も小さ い電圧信号が印加された端子との間に直列接続さ

れ、トリミングにより抵抗値を調整可能な2つの 抵抗器と、

上記3つの端子のうち、温度特性が中間の電圧 信号が印加された端子と、上記直列接続された 2 つの抵抗体の接続点との間に接続され、少なくと も上記 2 つの抵抗器の抵抗値に対して所定倍大き い固定抵抗体と、

該固定抵抗体に流れる電流に基づき半導体装置 からの出力信号を補正する補正手段と、

を備えたことを特徴とする半導体装置の温度特 性補正装置を要旨としている。

### [作用及び発明の効果]

このように本発明の温度特性補正装置において は、温度特性の異なる電圧信号が印加された3つ の端子に、 Y結線された3つの抵抗器を各々接続 し、 温度特性の最も大きい電圧信号が印加された **鎧子と温度特性の最も小さい電圧信号が印加され** た蝿子との間に接続された2つの抵抗器をトリミ ング可能とし、またもう1つの抵抗器をその2つ の抵抗器の抵抗値に比べて所定倍大きい固定抵抗

器とし、この固定抵抗器に流れる電流に基づき半 導体装置からの出力信号を補正するようにしてい ð.

このためトリミング可能な2つの抵抗器のうち の一方の抵抗器をトリミングして、その抵抗値を 調整することにより、固定抵抗器に流れる電流の 温度特性を任意に設定することができ、この電流 値の温度特性を半導体装置からの出力信号の温度 特性に応じて設定することにより、この電流値を 用いて半導体装置の出力特性を簡単に、 しかも正 確に温度補償することが可能となる。

#### 〔実旋例〕

以下に本発明の実施例を図面と共に説明する 毎1回は本発明が適用された実施例の圧力検出 装造全体の構成を表す電気回路図である。

図に示す如く本実施例の圧力検出装置は、半導 体のピエソ抵抗効果を利用して圧力を電気値号に 変換するブリッジ回路100と、 このブリッジ回 路100に一定電流を供給する定電流回路200 と、ブリッジ回路100から出力される圧力信号

の温度特性を補正するための温度補正信号を発生 する補正回路300と、ブリッジ回路100から の圧力信号と補正回路300からの温度補正信号 とを加築することによりプリッジ回路からの圧力 信号の温度特性を補正する加算回路400と、こ の加算回路400から出力される温度補正された 圧力信号を増幅して外部に出力する増幅回路50 Oとから構成されている。

ここでまずブリッジ回路100は、半導体圧力 センサを構成する4つの拡散抵抗Ra. Rb. R c. Rdから構成されている。またこのブリッジ 回路100には、出力端子b, cに生ずる不平衡 電圧を結正するための抵抗器R1、 R2も偏えら れている。尚上記名抵抗の関係は、Ra≒Rb≒ Rc≒Rd、Ra 《R7、Ra 《R8となってい

一方定電流回路200は、抵抗器R3、R4, R5と、演算増幅器OP1とから構成され、抵抗 器R3,R4により電源電圧Vccを分圧して得ら れる基準電圧Voと抵抗器R5の抵抗値とで決定

**新開平4-25767(3)** 

される一定電流 I o を、ブリッジ回路 I O O の正 極側端子 a 側より供給する。

次に加算回路400は、ブリッジ回路100の出力増子も、でに生じた電圧Vb、Vcを、演算増幅器0P2、OP3により構成されたパッファを介して抵抗器R6の両端に印加し、その電圧差(VbーVc)を抵抗器R6に流れる電流 | R6に変換することにより、圧力個号を生成するようにされている。またこの加算回路400には、補正回路300が接続されており、上記生成した圧力信号 | R6と補正回路300にて生成された後途の温度特性補正信号 | R11とを加算し、トランジスタTR1を介して増幅回路500に出力するようにされている。

また次に増幅回路500は、抵抗器R7、R8 と深算増幅器OP4とから構成され、加算回路4 00に流れる電流(1R6+1RII)に応じた電圧 倍号を検出信号として出力する。

次に本発明の主要部となる補正回路300は Y権続された3つの抵抗器R9.R10、R11 から構成されている。また抵抗器R9及びR10はトリミングにより抵抗値を調整できるようにされており、抵抗器R9の一端はブリッジ回路10の負種側端子cに接続され、抵抗器R10の一端は接地されている。尚、抵抗器R9、R10のトリミング前の抵抗値は同じ値に設定されている。

一方抵抗器 R 1 1 は、抵抗器 R 1 1 に流れる温度特性補正信号 I R II が抵抗器 R 9。 R 1 0 に流れる電流 I R 3。 I R I 0 に対して著しく小さくなるようにように、これら抵抗器 R 9。 R 1 0 の抵抗値の2 0 倍程度の抵抗値を有する固定抵抗器により構成され、その一端は、加算回路 4 0 0 における抵抗器 R 6 の V b 側繼子に接続されている。

このように構成された本実施例の圧力後出基番において、補正回路300における各抵抗器の接続点電圧をVfとすると、増幅回路500から出力される圧力検出結果を表す出力電圧VOUT(よ、オオ(1)の如く記述でき

VOUT = R7(Vb-Vc)/R9

+R7(Vb-Vf)/R11 …(I) その温度特性ΔV00T は、次式(2) の如くなる。 ΔV00T=R7(ΔVb-ΔVc)/R9

+R7(AVb-AVf)/R11...(2)

ここで(2) 式における右辺第1項は、ブリッジ回路100、即ち半導体圧力センサの温度特性であり、右辺第2項は補正回路300における温度特性である。このため出力電圧VOUTの温度特性を零にするには、補正回路300における温度特性によりブリッジ回路100の温度特性を補正できるようにすれば良い。

ところで上記(2) 式の右辺第2項において、ブリッジ回路100の負極側端子dの電圧をVdとし、その温度特性を△Vdとすれば、△Vfは次式の如く記述でき

 $\Delta$  V  $f = \Delta$  V  $d \cdot R$  1 0 / (R 1 0 + R 9) V b の温度特性  $\Delta$  V b は、 V b が ブリッジ回路 1 0 0 の中間より取り出していることから、 V d の 温度特性の約半分である( $\Delta$  V b =  $\Delta$  V d / 2)。

このため上記(2) 式の右辺第2項は

きるのがわかる。

R7(R9-R10)
R11-2(R9+R10)

と記述でき、出力電圧VOUTの温度特性に応じて 抵抗器R9又はR10をトリミングしてその抵抗 値を調整すれば、温度補正を良好に行うことがで

即ち、本実施例では、R9=R10に初期設定されているため、次表に示す如く、トリミング前には温度特性権正電流(R11の温度特性 $\Delta$ 1R11は零で、抵抗器R9をトリミングすれば、R9>R1でとなって温度特性補正電流(R11が正となり、逆に抵抗器R10をトリミングすれば、R9<R10となって温度特性補正電流(R11の温度特性 $\Delta$ 1R11が負となる。

# 特閒平 4-25767 (4)

蹇

トリミング	R 9	末	R10
抵抗値の	R9>	R 9 =	R9<
関係	R10	R 1 Q	
VfVd の関係	V f < V d /2	V f = V d /2	V f > V d /2
V f の温	∆ V f <	△ ∨ f =	△V f >
度特性	∆ V d /2	△ ∨ d /2	△V d /2
Δ V b -Δ V f	> 0	=0	< 0
温度特性	> 0 <	Δ   Ril	△   R11
補正電流		= 0	< 0

尚こうした温度特性の調整作業は、まず抵抗器

できるようにしている。このため、抵抗器 R 9。 R 1 0 のいずれか一方をトリミングして、抵抗器 R 1 1 に流れる温度特性補正電流 I RII の温度特性を正負いずれの方向にも調整することが可能となり、温度特性補正電流 I RII の調整作業を簡素 化することができる。

ここで上記実施例では、加算回路400において、温度特性補正電流 | R11 と検出信号 | R6とを加算することにより、出力信号 V OUT の温度特性を補正するようにしたが、補正回路300にて得られる温度特性補正電流 | R11 に基づき、増幅回路500から出力される出力信号 V OUT を補正する回路を設け、増幅回路500の後段側で出力信号 V OUT を補正するようにしてもよい。

また上記実施例では、ブリッジ回路100にて 得られる温度特性の異なる電圧信号Vd. Vbと 温度特性のないアース電位とを利用して温度特性 補正電流 I RIL を生成するようにしたが、温度補 正対象となる半導体装置からこうした温度特性の 異なる電圧信号を取り出すことができない場合に

1/1

$$V f = \frac{V d}{2} + \frac{R 1 1 \cdot \Delta V 0 U T}{R 7 \cdot \Delta V d} V d \qquad \cdots (3)$$

以上説明したように本実施例の圧力検出装造においては、補正回路300を、Y接続された3つの抵抗器R9~R11により構成すると共に、抵抗器R9の一端に温度特性が最も大きい客圧信号 V d が印加されたブリッジ回路100の負極側端子 d を、抵抗器R10の一端に温度特性が最小(0)で0電位のアースを、抵抗器R11の一端に温度特性が中間の電圧信号 V b が印加された加額回路400の抵抗端子に夫々接続し、しかも抵抗器R9、R10をFリミングにより抵抗額を調整

は、ダイオードやトランジスタ等の順方向電圧により温度特性の異なる電圧信号を生成し、これを利用して補正電流 | RJ1 を生成するようにしてもよい。

#### 4 図面の簡単な説明

第1回は本発明が適用された実施例の圧力検出 装置全体の構成を表す電気回路図である。

100…ブリッジ回路

200…定電流回路

300…補正回路

400…加算回路

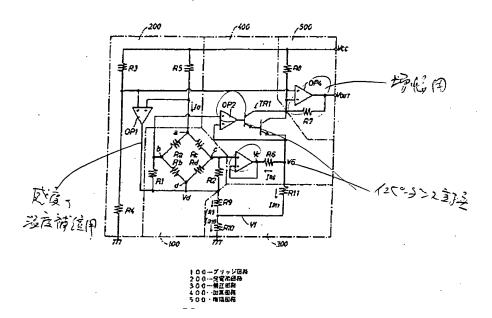
500…增幅回路

R 9、 R I 0。 R 1 1 …抵抗器

代理人 弁理士 足立 勉

特開平4-25767(5)

1 🖽



THIS PAGE BLANK (USPTO)